



IIC总线接口
连接到MCU的IIC总线上
SCL时钟信号
SDA数据总线
IA1，IA0为地址控制线

M-IIC

SCL 1
SDA 2
IA1 3
IA0 4

RTS信号为芯片的复位信号
低有效
通常接到MCU的GPIO。

RST
VCC
R3 10K
C3 0.1uF
GND

M1M0=10表示芯片主接口为I2C

IRQ为中断输出信号
通常连接到MCU的外部中断输入引脚

Title		
Size	Number	
A4		
Date:	2015/5/29	Sheet of
File:	E:\...\WK2202_I2C.SchDoc	Drawn By: