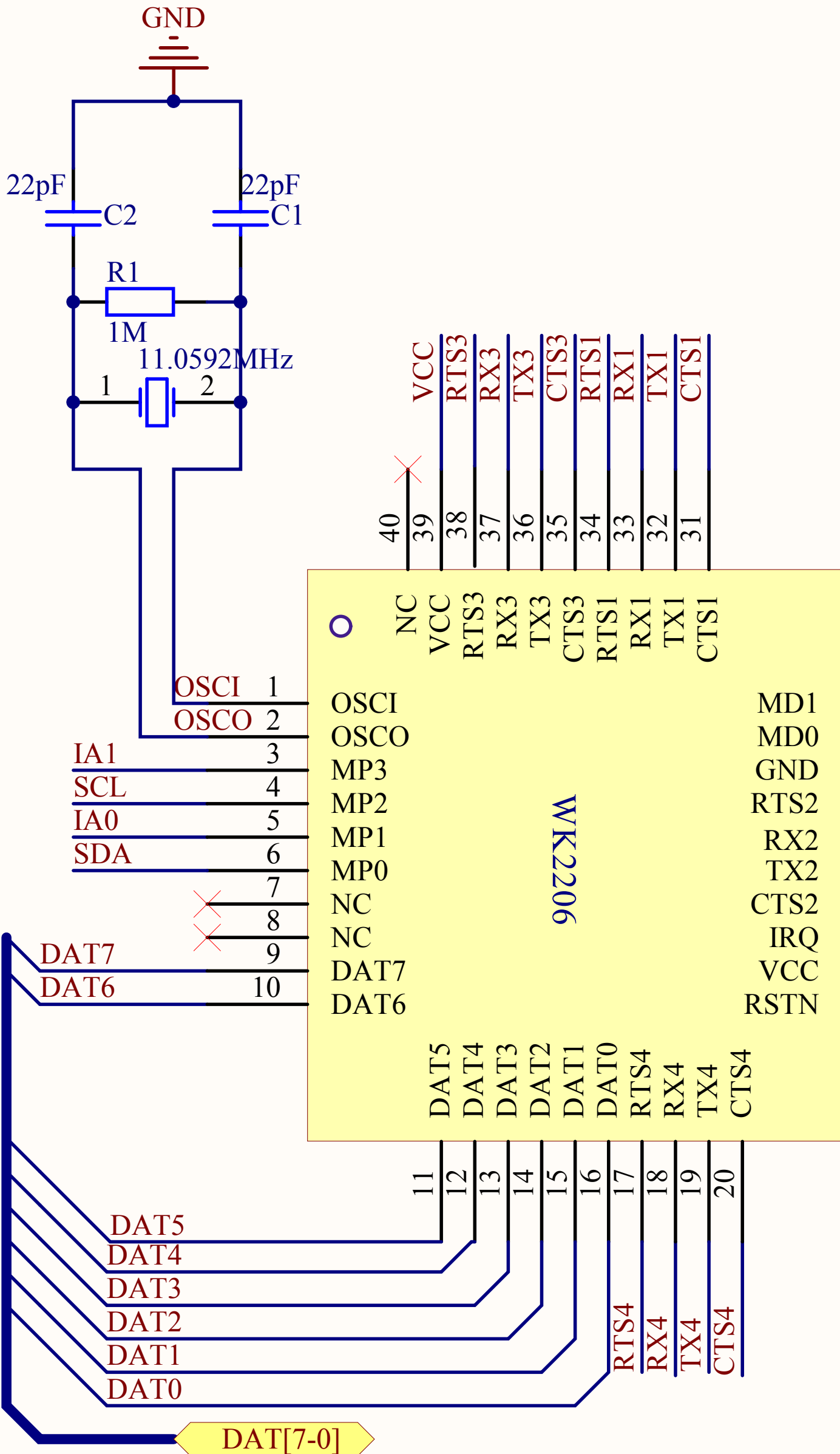


IIC总线接口
连接到MCU的IIC总线上
SCL时钟信号
SDA数据总线
IA1, IA0为地址控制线

SCL	1	1
SDA	2	2
IA1	3	3
IA0	4	4

当芯片工作主接口为IIC时
DAT7-DAT0可以作为普通GPIO使用



VCC1	1
RTS2	2
RX33	3
TX34	4
CTS3	5
GND6	6

VCC1	1
RTS2	2
RX13	3
TX14	4
CTS5	5
GND6	6

M1M0=00表示芯片主接口为SPI

IRQ为中断输出信号
通常连接到MCU的外部
中断输出引脚

RTS信号为芯片的复位信号
低有效
通常接到MCU的GPIO。

VCC1	1
RTS2	2
RX43	3
TX44	4
CTS4	5
GND6	6

VCC1	1
RTS2	2
RX23	3
TX24	4
CTS3	5
GND6	6

Title			
Size	Number		Revision
A4			
Date:	2015/5/29		Sheet of
File:	E:\...\WK2206_I2C.SchDoc		Drawn By: