



并口总线接口
连接到MCU的并口总线上
CS片选信号
WR写功能信号
RD读功能信号
AD数据地址选择信号
DAT[7-0]数据总线

M1M0=01表示芯片主接口为并口

IRQ为中断输出信号
通常连接到MCU的外部中断输出引脚

RTS信号为芯片的复位信号
低有效
通常接到MCU的GPIO。

Title			
Size	Number		Revision
A4			
Date:	2015/5/29		Sheet of
File:	E:\...\WK2206_.SchDoc		Drawn By: